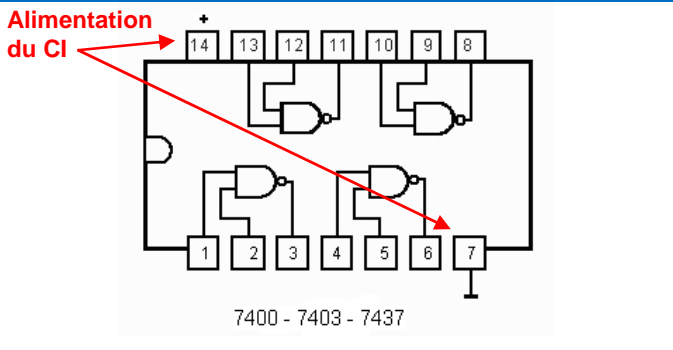


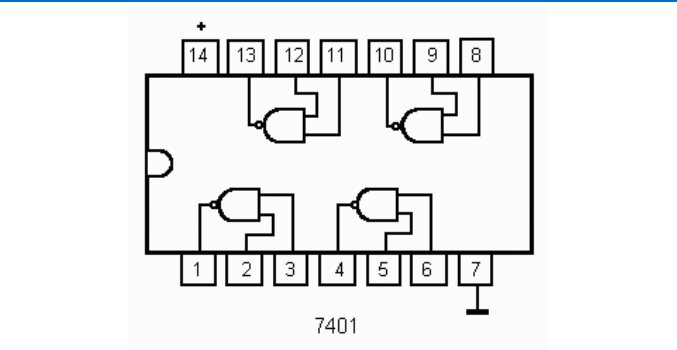
# BROCHAGE

## CIRCUITS INTÉGRÉS - TTL

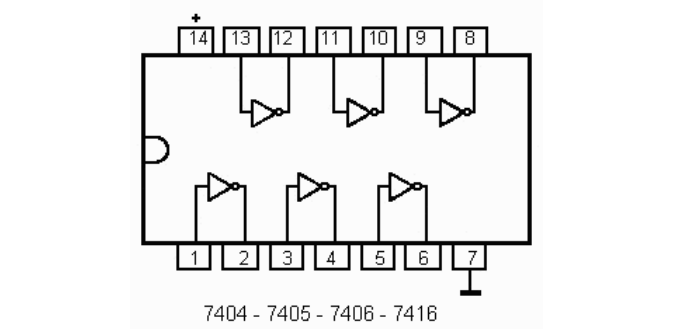
### BROCHAGE DES PRINCIPAUX CIRCUITS INTÉGRÉS : TTL



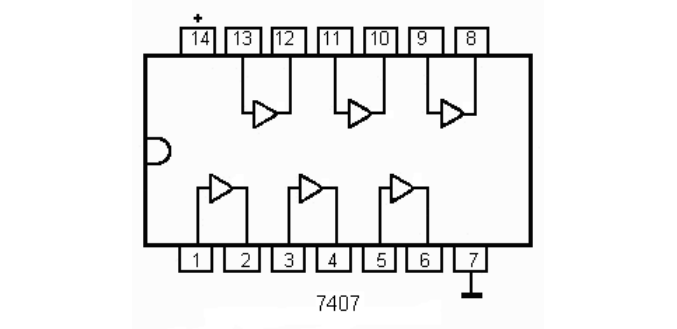
**7400 N** : quadruple porte NON-ET à 2 entrées  
**7403 N** : quadruple porte NON-ET à 2 entrées avec collecteur ouvert  
**7437 N** : quadruple porte NON-ET de puissance à 2 entrées



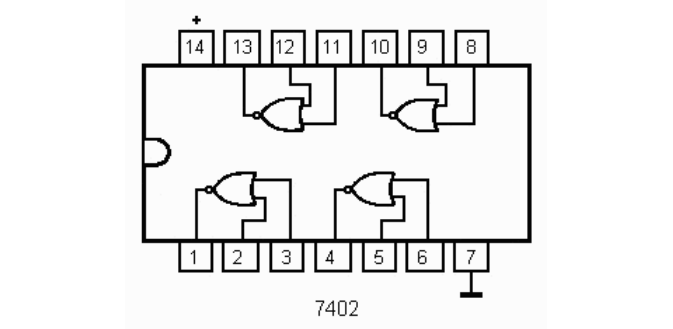
**7401 N** : quadruple porte NON-ET à 2 entrées avec collecteur ouvert



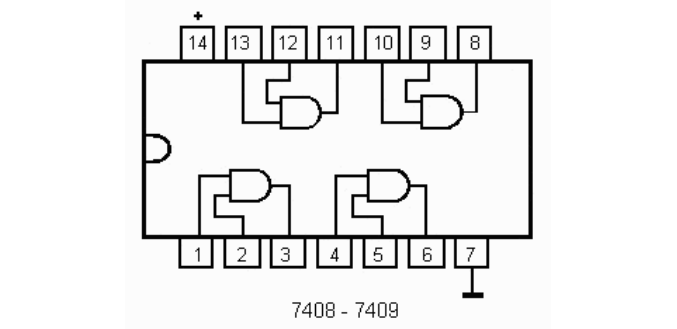
**7404 N** : 6 inverseurs  
**7405 N** : 6 inverseurs avec collecteur ouvert  
**7406 N** : 6 inverseurs avec collecteur ouvert pour 40 mA  
**7416 N** : 6 inverseurs de puissance avec collecteur ouvert



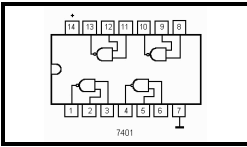
**7407 N** : 6 portes OUI avec collecteur ouvert pour 40 mA



**7402 N** : quadruple porte NON-OU à 2 entrées



**7408 N** : quadruple porte ET à 2 entrées  
**7409 N** : quadruple porte ET à 2 entrées avec collecteur ouvert



# BROCHAGE

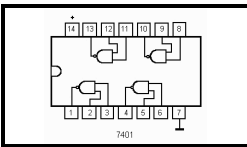
---

## CIRCUITS INTÉGRÉS - TTL

<p>7410 - 7412</p>	<p>7411</p>
<p><b>7410 N</b> : triple porte NON-ET à 3 entrées  <b>7412 N</b> : triple porte NON-ET à 3 entrées avec collecteur ouvert</p>	<p><b>7411 N</b> : triple porte ET à 3 entrées</p>
<p>7413</p>	<p>7414</p>
<p><b>7413 N</b> : double porte NON-ET à 4 entrées</p>	<p><b>7414 N</b> : 6 inverseurs trigger</p>
<p>7420 - 7440</p>	<p>7432</p>
<p><b>7420 N</b> : double porte NON-ET à 4 entrées  <b>7440 N</b> : double porte NON-ET de puissance à 4 entrées</p>	<p><b>7432 N</b> : quadruple porte OU à 2 entrées</p>

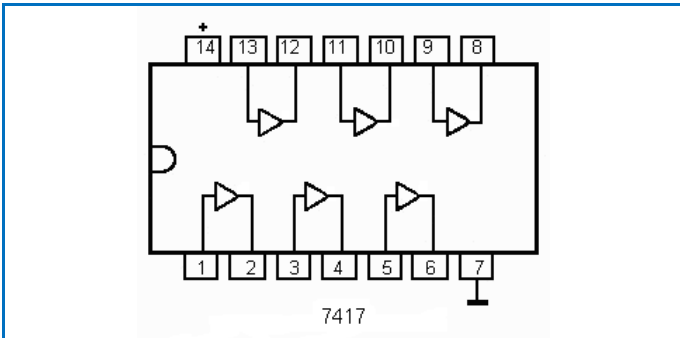
Remarque :

Trigger = la porte est pilotée par une entrée analogique (bascule de SCHMITT).

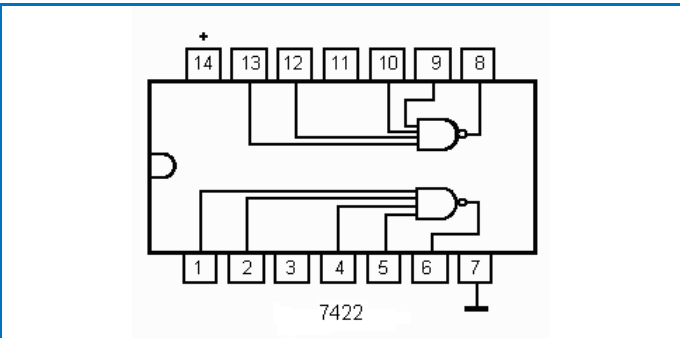


# BROCHAGE

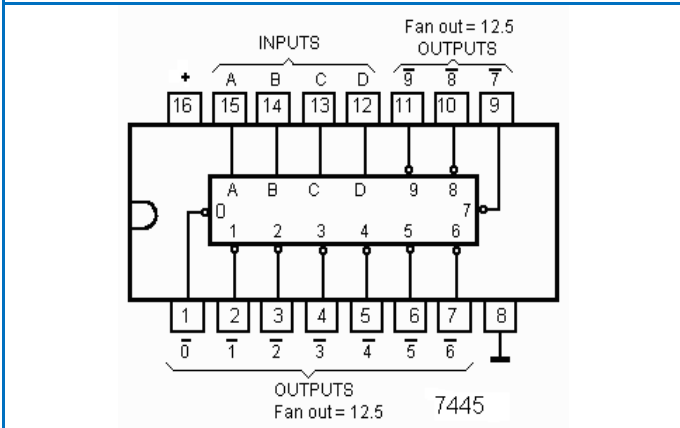
## CIRCUITS INTÉGRÉS - TTL



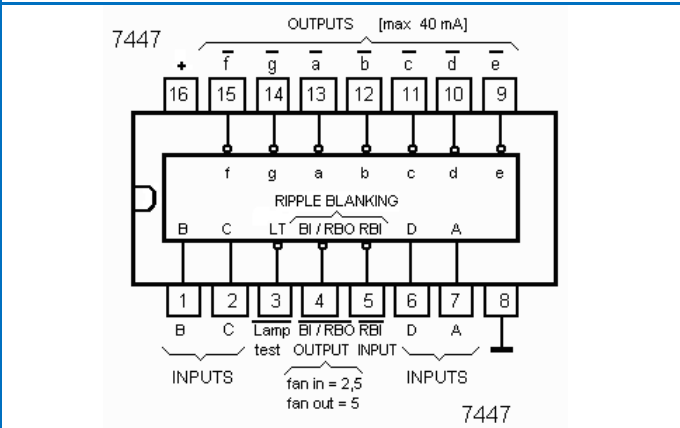
**7417 N** : 6 portes OUI avec collecteur ouvert pour 40 mA



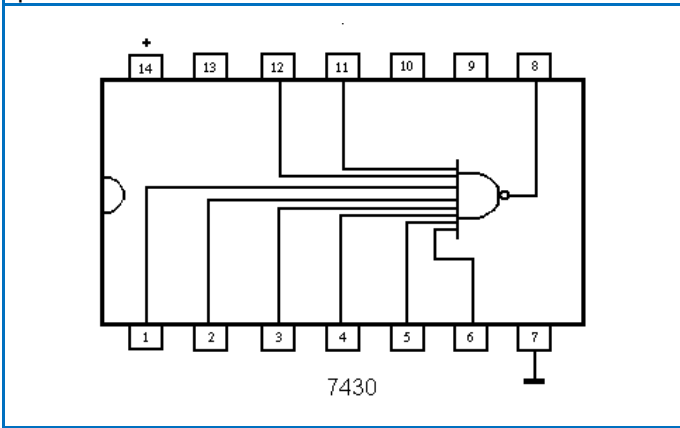
**7422 N** : double porte NON-ET à 4 entrées avec collecteur ouvert



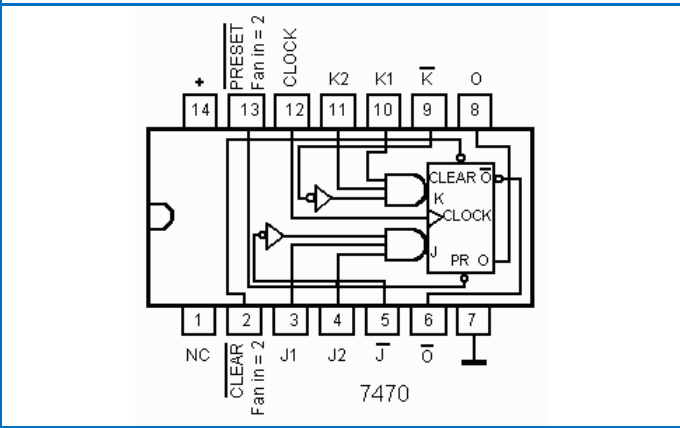
**7445 N** : décodeur décimal BCD à collecteur ouvert pour 80 mA et 30 V ou 15 V



**7447 AN** : décodeur BCD 7 segments à collecteur ouvert avec 30 V / 20 mA

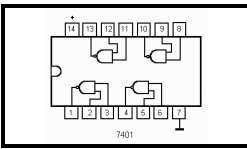


**7430 N** : porte NON-ET à 8 entrées



**7470 N** : Flip-Flop JK à 2 x 3 entrées

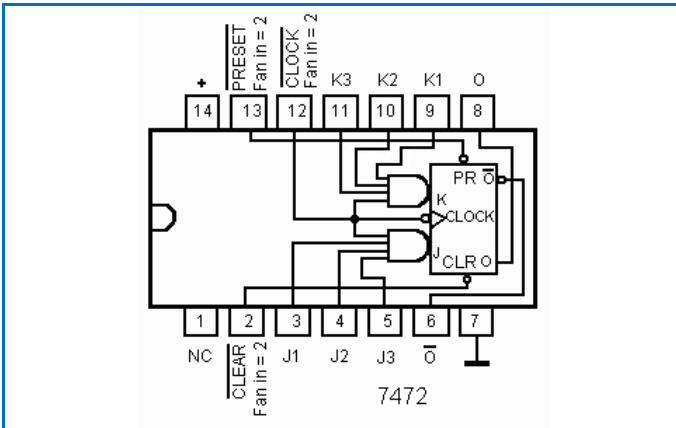
Remarque :  
 Flip-Flop = c'est une bascule qui est munie d'une entrée d'horloge sensible aux fronts. La sortie Q du flip-flop reste constante entre deux fronts d'horloge.  
 Il existe 3 sortes de flip-flops : le flip-flop D, le flip-flop T et le flip-flop JK.



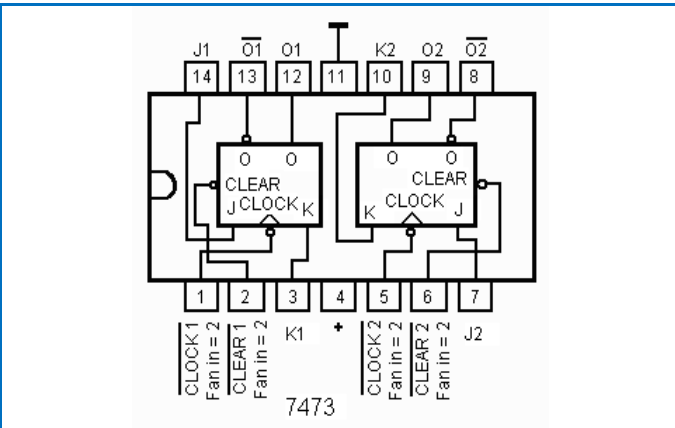
# BROCHAGE

---

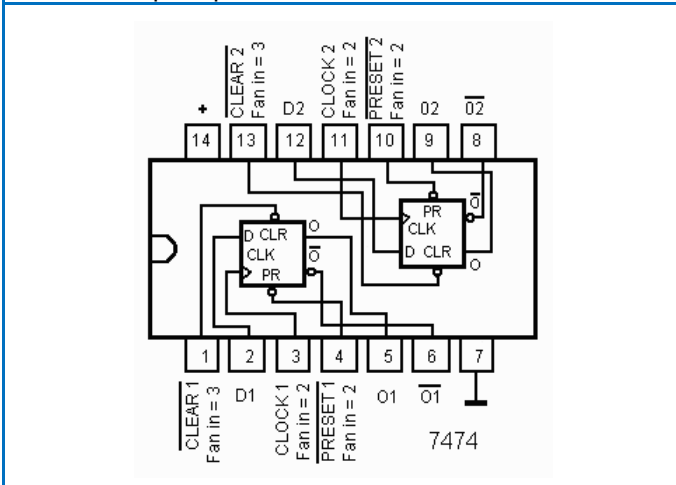
## CIRCUITS INTÉGRÉS - TTL



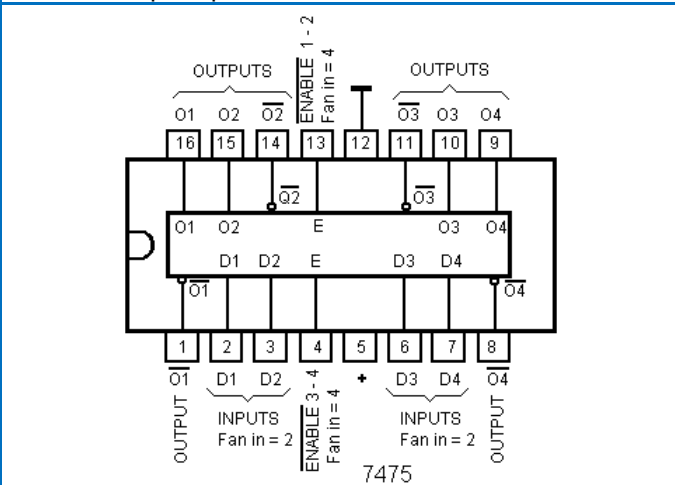
**7472 N** : Flip-Flop maître esclave à 2 x 3 entrées



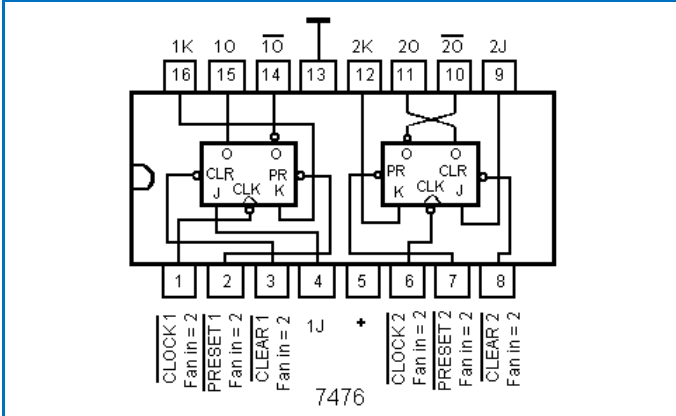
**7473 N** : Flip-Flop maître esclave avec entrée reset



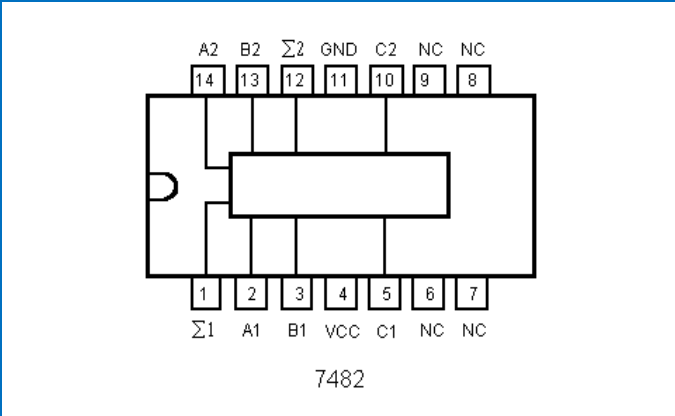
**7474 N** : double Flip-Flop D synchrone



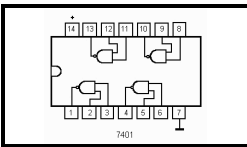
**7475 N** : quadruple Flip-Flop D synchrone



**7476 N** : double Flip-Flop JK maître esclave avec entrée set et reset

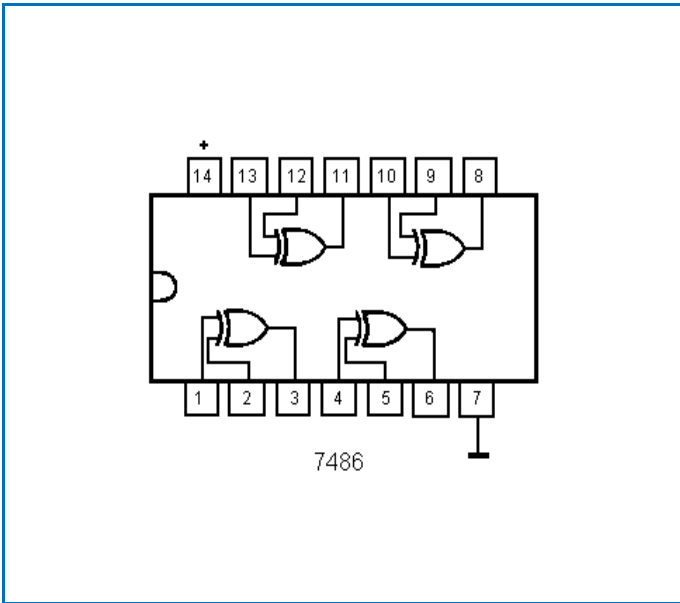


**7482 N** : additionneur complet à 2 bits

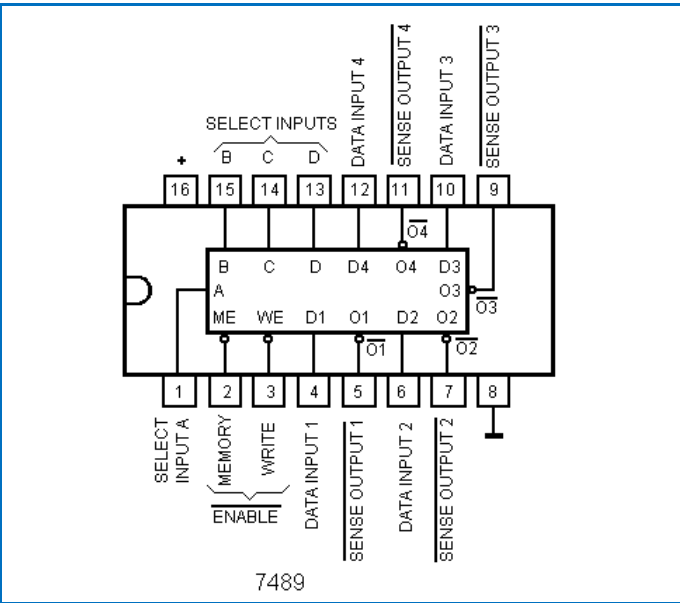


# BROCHAGE

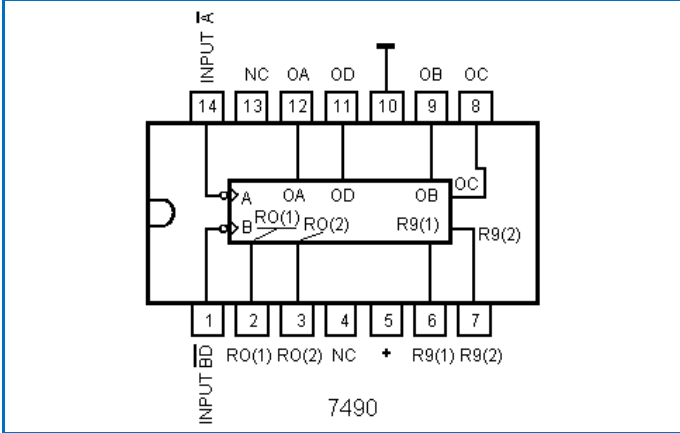
## CIRCUITS INTÉGRÉS - TTL



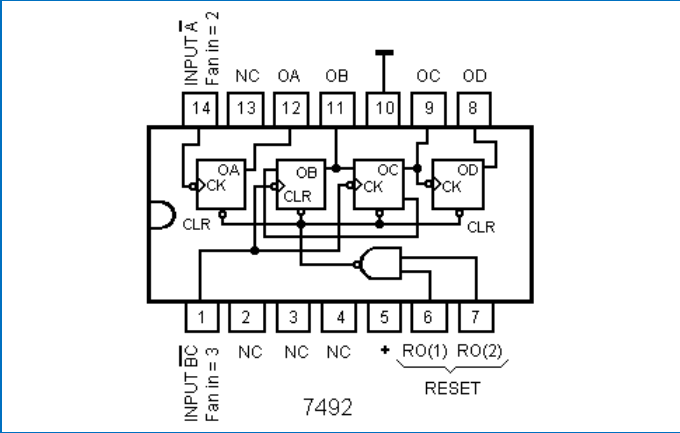
**7486 N** : quadruple porte OU exclusif



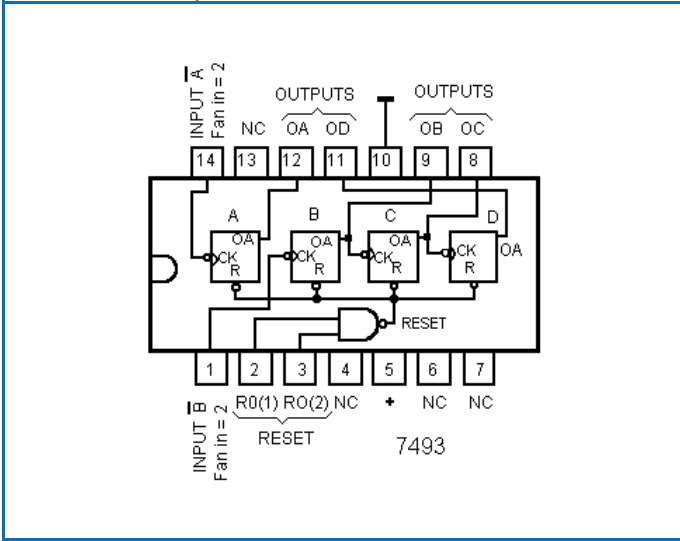
**7489 N** : mémoire à 64 bits écriture / lecture à collecteur ouvert



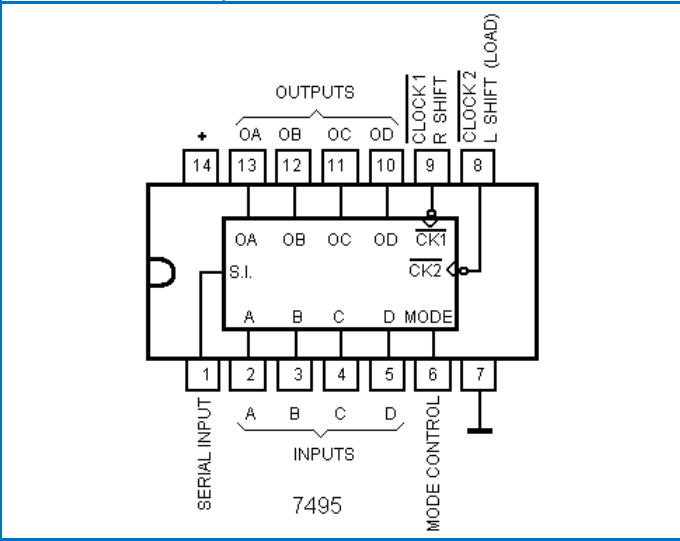
**7490 AN** : compteur décimal



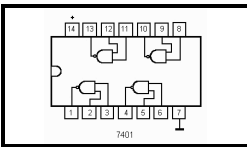
**7492 N** : diviseur par 12



**7493 N** : compteur binaire



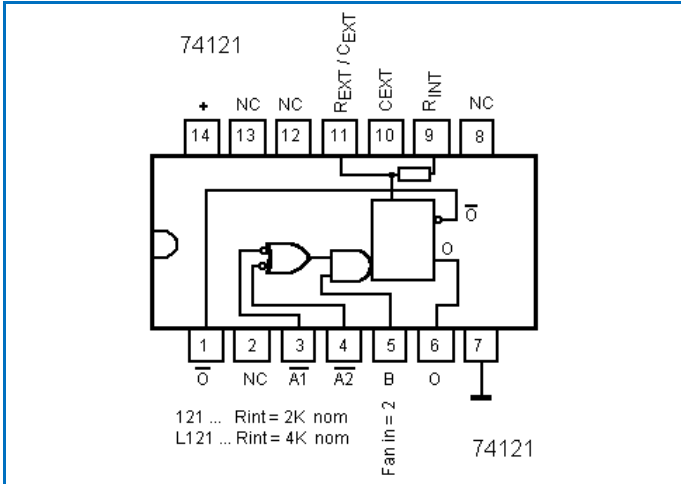
**7495 AN** : registre à décalage 4 bits entrées et 4 sorties parallèles



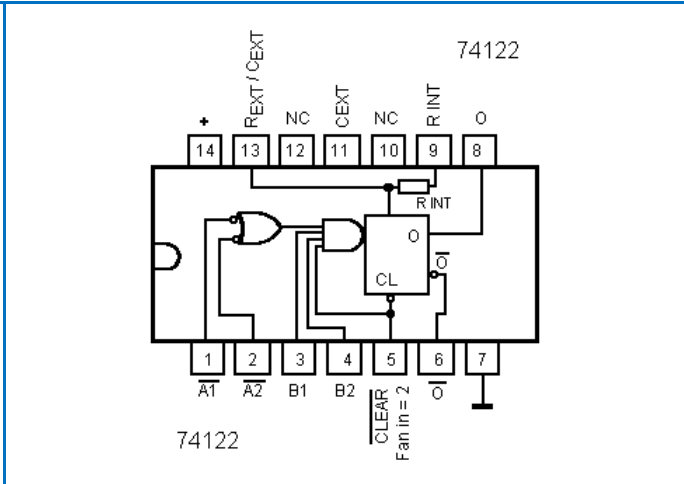
# BROCHAGE

---

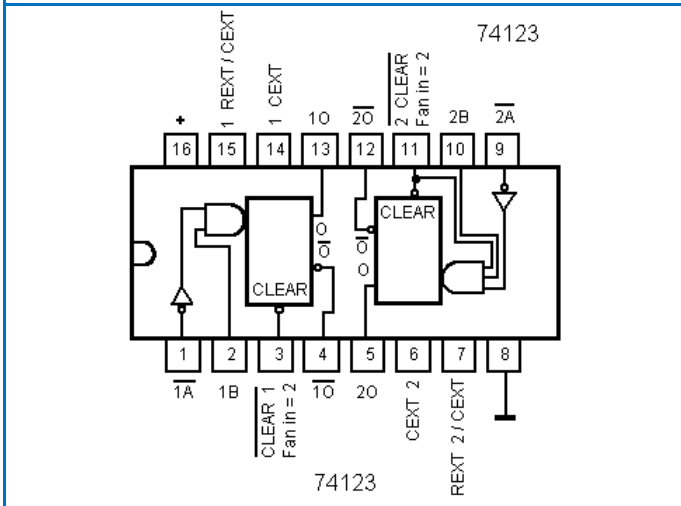
## CIRCUITS INTÉGRÉS - TTL



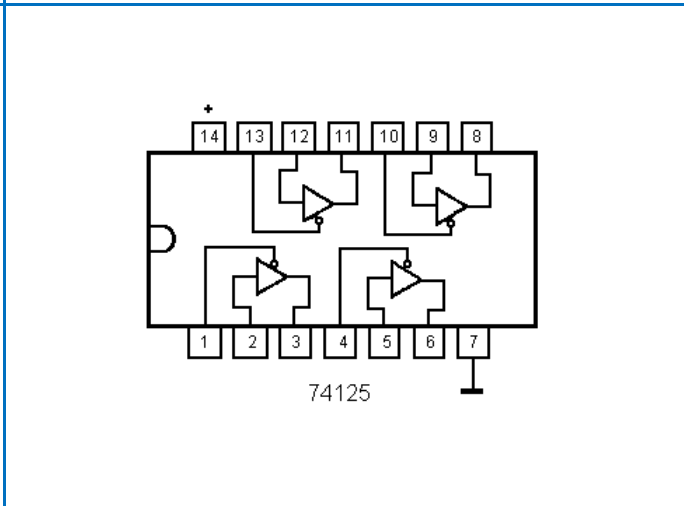
**74121 N : monostable**



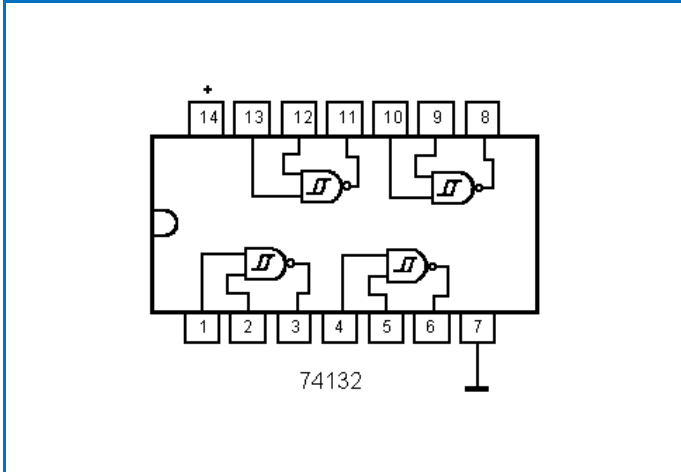
**74122 N : monostable redéclenchable à entrée reset**



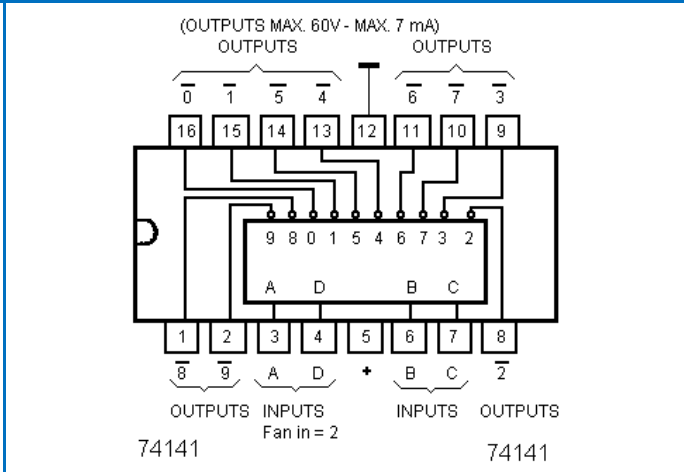
**74123 N : double monostable redéclenchable à entrée reset**



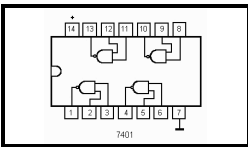
**74125 N : 4 portes OUI à sorties 3 états**



**74132 N : quadruple trigger de Schmitt NON-ET à 2 entrées**

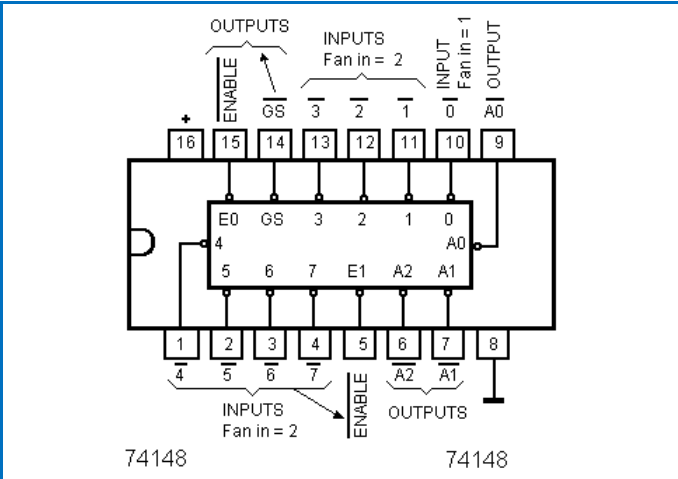


**74141 N : décodeur décimal BCD pour tubes d'affichage**

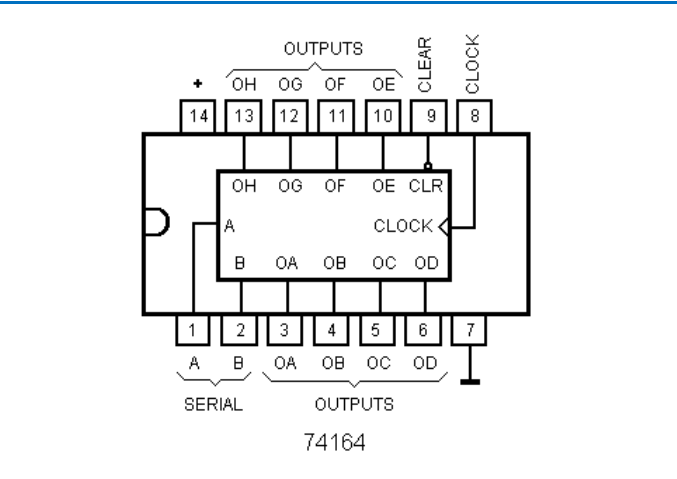


# BROCHAGE

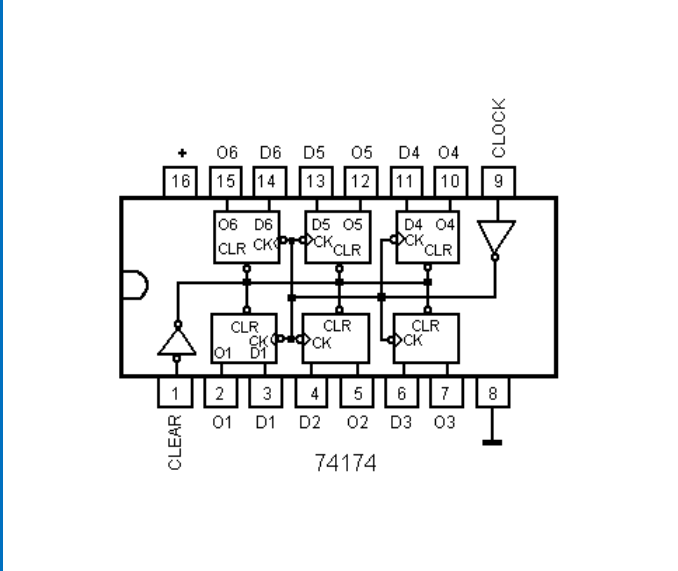
## CIRCUITS INTÉGRÉS - TTL



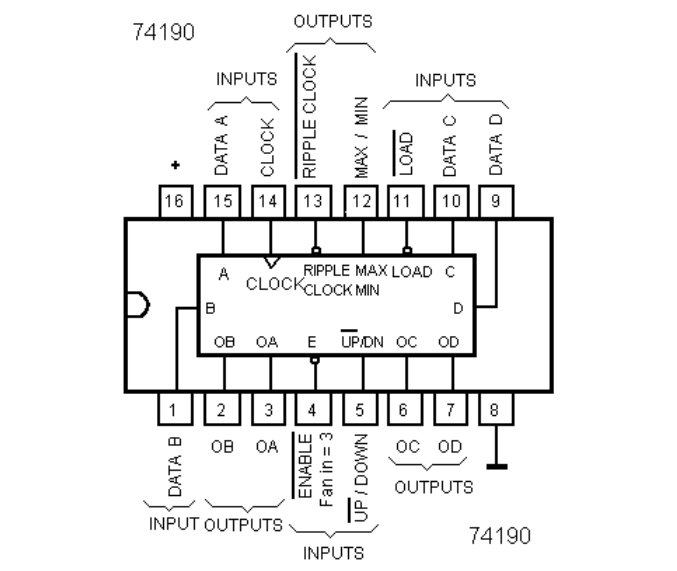
**74148 N : encodeur**



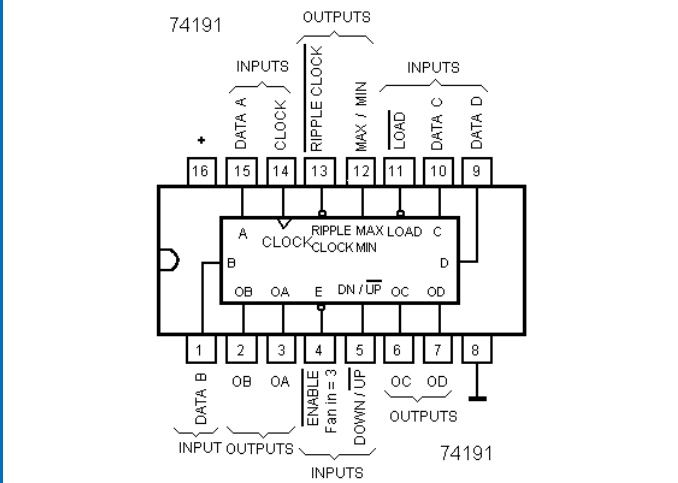
**74164 N : registre à décalage 8 bits à sortie parallèle**



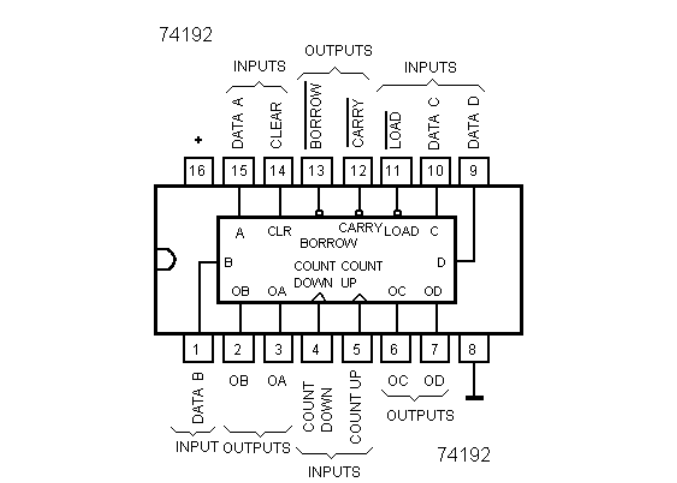
**74174 N : sextuple Flip-Flop D à entrée de reset**



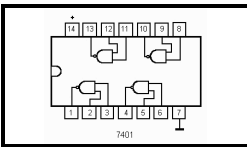
**74190 N : compteur décimal réversible**



**74191 N : compteur décimal réversible pour chaîne de comptage synchrone**



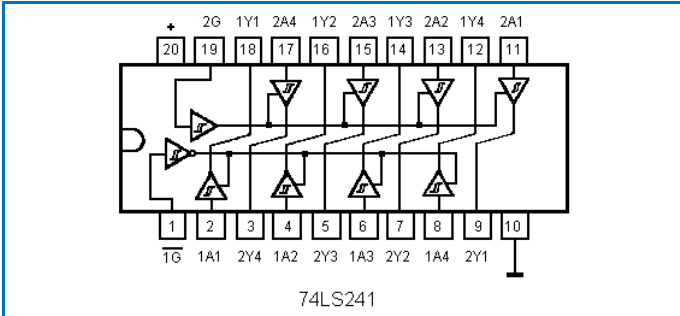
**74192 N : compteur décompteur décimal avec set et reset**



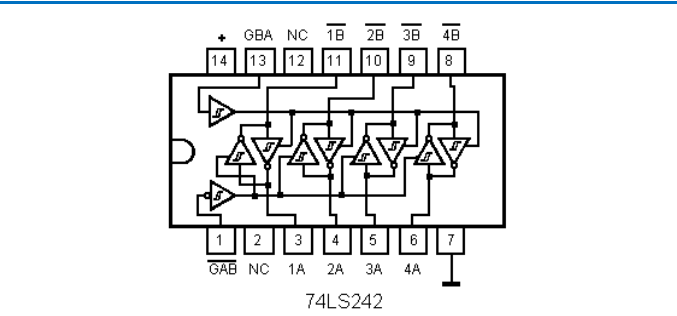
# BROCHAGE

---

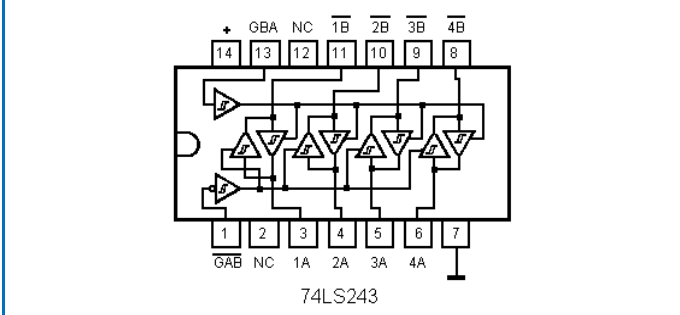
## CIRCUITS INTÉGRÉS - TTL



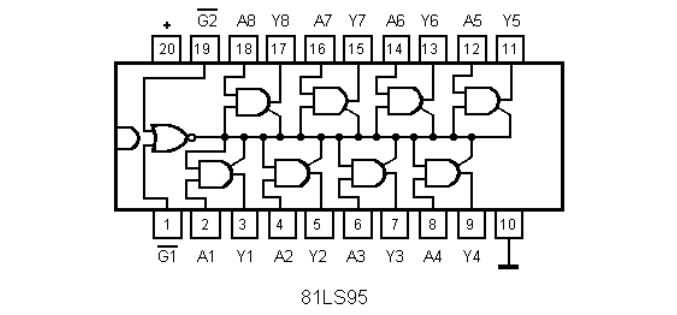
**74LS241** : driver de bus non inverseur



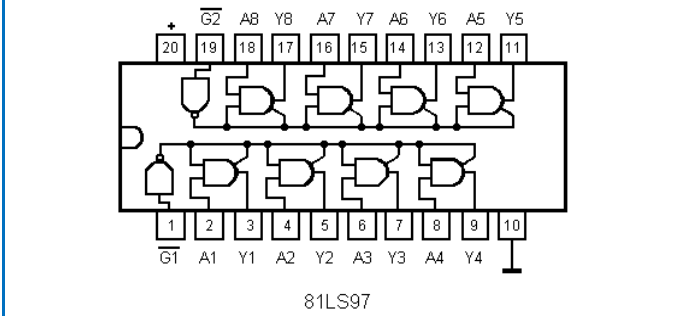
**74LS242** : quadruple bus inverseur



**74LS243** : 4 transcodeurs non inverseur 3 états



**81LS95** : 8 buffers avec 3 états de sorties



**81LS97** : 8 buffers avec 3 états de sorties